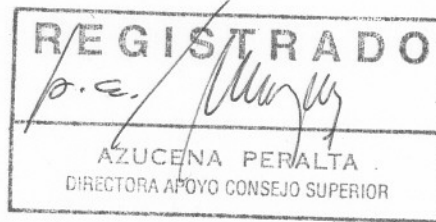




Ministerio de Educación, Ciencia y Tecnología
Universidad Tecnológica Nacional
Rectorado



ANEXO I

RESOLUCION N° 47/2005

FACULTAD REGIONAL AVELLANEDA

JEFES DE TRABAJOS PRACTICOS ORDINARIOS

ANDRES, Néstor Augusto	Área Teoría de Circuitos	1 DS
D.N.I. N° 13.749.136	Teoría de Circuitos II	
Legajo UTN N° 20834	(Ingeniería Electrónica)	
VIARD, Gustavo Roberto	Área Técnicas Digitales	1 DSE
D.N.I. N° 16.077.630	Informática I	
Legajo UTN N° 29528	(Ingeniería Electrónica)	
SENIA, César Augusto	Área Electrónica	1 DS
D.N.I. N° 18.039.924	Electrónica Aplicada III	
Legajo UTN N° 32049	(Ingeniería Electrónica)	
GUILLES, Guillermo Luis	Área Electrónica	1 DS
D.N.I. N° 12.515.363	Electrónica Aplicada II	
Legajo UTN N° 17361	(Ingeniería Electrónica)	



Ministerio de Educación, Ciencia y Tecnología
Universidad Tecnológica Nacional
Rectorado



CICCOLELLA, Emilio	Área Sistemas de Control	1 DS
D.N.I. N° 11.455.592	Sistemas de Control	
Legajo UTN N° 30794	(Ingeniería Electrónica)	
DE FINA, Edgardo Andrés	Área Integradora	1 DSE
D.N.I. N° 8.637.319	Proyecto Final	
Legajo UTN N° 19459	(Ingeniería Electrónica)	
ESPOSITO, Daniel Esteban	Área Electrónica	1 DS
D.N.I. N° 23.007.601	Medidas Electrónicas II	
Legajo UTN N° 36407	(Ingeniería Electrónica)	
ACOSTA, Orlando Umberto	Área Electrónica	1 DS
D.N.I. N° 4.305.492	Tecnología Electrónica	
Legajo UTN N° 23839	(Ingeniería Electrónica)	
MUIÑO, Javier	Área Electrónica	1 DS
D.N.I. N° 8.529.232	Dispositivos Electrónicos	
Legajo UTN N° 36026	(Ingeniería Electrónica)	