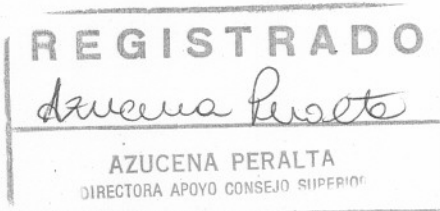




Ministerio de Educación, Ciencia y Tecnología
Universidad Tecnológica Nacional
Rectorado



ANEXO I

RESOLUCIÓN N° 256/2003

FACULTAD REGIONAL BAHIA BLANCA:

JEFES DE TRABAJOS PRACTICOS ORDINARIOS

PISTONESI, Alejandro Daniel	Laboratorio de Electrónica	D.T.P.
D.N.I. N° 13.744.399	(Ingeniería Electrónica)	
Legajo U.T.N. N° 28863		

PISTONESI, Alejandro Daniel	Laboratorio de Radiofrecuencia	1 DS
D.N.I. N° 13.744.399	(Ingeniería Electrónica)	
Legajo U.T.N. N° 28863		

ANDREUCETTI, Daniel Adolfo	Electrónica Aplicada III	1 DS
L.E. N° 8.435.606	(Ingeniería Electrónica)	
Legajo U.T.N. N° 21031		

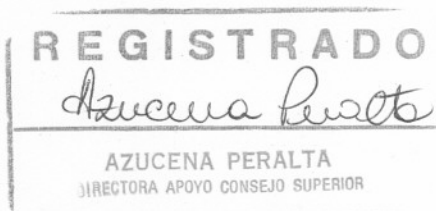
AYUDANTES DE PRIMERA ORDINARIOS

RODRÍGUEZ, Oscar Alberto	Teoría de los Circuitos I	1 DS
D.N.I. N° 12.607.880	(Ingeniería Electrónica)	
Legajo U.T.N. N° 27847		

BOCERO, Rodolfo Luis	Máquinas e Instalaciones Eléctricas	1 DS
D.N.I. N° 18.007.382	(Ingeniería Electrónica)	



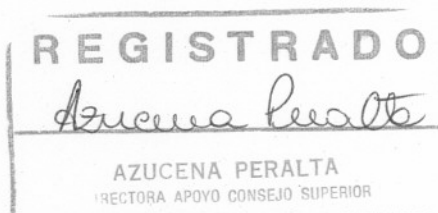
Ministerio de Educación, Ciencia y Tecnología
Universidad Tecnológica Nacional
Rectorado



REGGIANI, Guillermo Héctor	Electrónica Aplicada I	1 DS
D.N.I. N° 22.943.550	(Ingeniería Electrónica)	
Legajo U.T.N. N° 6962		
PISTONESI, Alejandro Daniel	Técnicas Digitales I	1 DS
D.N.I. N° 13.744.399	(Ingeniería Electrónica)	
Legajo U.T.N. N° 28863		
PINEDA, Jorge Luis	Laboratorio de Electrónica General	2 DS
D.N.I. N° 8.242.711	(Ingeniería Electrónica)	
Legajo U.T.N. N° 32462		
PINEDA, Jorge Luis	Dispositivos Electrónicos	1 DS
D.N.I. N° 8.242.711	(Ingeniería Electrónica)	
Legajo U.T.N. N° 32462		
LAIUPPA, Adrián Héctor	Proyecto Final	1 DS
D.N.I. N° 16.250.376	(Ingeniería Electrónica)	
Legajo U.T.N. N° 40178		
CANO, Raúl Oscar	Técnicas Digitales II	1 DS
D.N.I. N° 12.828.023	(Ingeniería Electrónica)	
Legajo U.T.N. N° 27564		



Ministerio de Educación, Ciencia y Tecnología
Universidad Tecnológica Nacional
Rectorado



PINEDA, Jorge Luis

D.N.I. N° 8.242.711

Legajo U.T.N. N° 32462

Laboratorio de Electrónica

(Ingeniería Electrónica)

1 DS

ZANOTTI, Jorge Olmar

D.N.I. N° 11.138.956

Legajo U.T.N. N° 26553

Laboratorio de Electrónica

(Ingeniería Electrónica)

1 DS

map